

VERWIRKLICHEN SIE IHRE IDEEN IN DER FPGA-ENTWICKLUNG! ALS FPGA-ENTWICKLER (M/W/D).

BEI AED ENGINEERING.

Sie besitzen die Fähigkeit, Problemstellungen zu analysieren und strukturiert zu lösen? Gleichzeitig haben Sie das Interesse und das Durchhaltevermögen, Lösungen zu finden und diese durchzusetzen? Dann sind Sie unser **FPGA-Entwickler (m/w/d)**.

IHRE AUFGABEN

In unserer Internen Forschung und Entwicklung kommen FPGAs sowohl in Forschungsprojekten als auch in Kundenprojekten zum Einsatz. Sie unterstützen unser Entwicklerteam, indem Sie den Konzeptentwurf für komplexe digitale Embedded Elektronik Schaltungen übernehmen. Neben der Modellierung von FPGA-Architekturen sind Sie auch für die Implementierung und Synthese des FPGA Designs in VHDL/Verilog zuständig. Außerdem gehören zu Ihren Aufgaben die Design-Verifikation durch Simulation (VHDL-Testbench), die Integration und das Testen auf dem Ziel-Gerät zusammen mit Hardware und Firmware. Zudem übernehmen Sie die Dokumentation in deutscher und englischer Sprache. Bei Interesse haben Sie auch die Möglichkeit, die Betreuung von Studenten zu übernehmen.

IHR PROFIL

- > erfolgreich abgeschlossenes Studium der Elektrotechnik, Informatik oder vergleichbar
- > fundierte Berufserfahrung in der FPGA-Programmierung mit VHDL/Verilog
- > Erfahrung im Umgang mit den FPGA-Tools von Xilinx
- > Kenntnisse in digitaler Schaltungstechnik
- > idealerweise Erfahrung mit C/C++ Programmierung
- > teamfähig, kommunikationsstark, analytisches Denken, lern- und leistungsbereit, eigenverantwortliche und strukturierte Arbeitsweise

UNSER ANGEBOT

- > flexible Arbeitszeit und leistungsgerechtes Gehalt
- > garantierte berufliche Weiterentwicklung und klar definierte Aufstiegschancen
- > offenes, respektvolles Miteinander auf Augenhöhe und echter Zusammenhalt

STEUERN SIE IHRE KARRIERE SELBST! BEI AED ENGINEERING. WIR FREUEN UNS AUF IHRE BEWERBUNG.

AED Engineering GmbH | Nicole Wenzel | Recruiting | Tel +49 (0) 89 159 84 84 8 -13
bewerbung@aed-engineering.com | www.aed-engineering.com

